

(translation of the front page of the priority document of
Japanese Patent Application No. 2000-339353)



PATENT OFFICE
JAPANESE GOVERNMENT

This is to certify that the annexed is a true copy of the
following application as filed with this Office.

RECEIVED

JAN 30 2002

Technology Center 2000

Date of Application: November 7, 2000

Application Number : Patent Application 2000-339353

Applicant(s) : Canon Kabushiki Kaisha

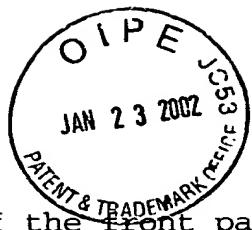
November 30, 2001

Commissioner,

Patent Office

Kouzo OIKAWA

Certification Number 2001-3105246



(translation of the front page of the priority document of
Japanese Patent Application No. 2001-323519)

PATENT OFFICE
JAPANESE GOVERNMENT

This is to certify that the annexed is a true copy of the
following application as filed with this Office.

Date of Application: October 22, 2001

Application Number : Patent Application 2001-323519

Applicant(s) : Canon Kabushiki Kaisha

November 30, 2001

Commissioner,

Patent Office

Kouzo OIKAWA

Certification Number 2001-3105275

2622

Docket No. 1232-4784

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant(s): SATO, et al.

O P E

JAN 23 2002

Serial No.: 09/993,017

Group Art Unit: 2622

Filed:

November 5, 2001

Examiner:

For: IMAGE SENSING APPARATUS, INFORMATION PROCESSING APPARATUS,
AND METHOD OF CONTROLLING IMAGE SENSING APPARATUS

CERTIFICATE OF MAILING (37 C.F.R. §1.8(a))

Commissioner for Patents
Washington, DC 20231

Sir:

I hereby certify that the attached:

1. Claim to Convention Priority
2. Two Priority Documents
3. Return Receipt Postcard

RECEIVED

JAN 30 2002

Technology Center 2600

along with any paper(s) referred to as being attached or enclosed and this Certificate of Mailing are being deposited with the United States Postal Service on date shown below with sufficient postage as first-class mail in an envelope addressed to the: Commissioner for Patents, Washington, DC 20231.

Respectfully submitted,
MORGAN & FINNEGAN, L.L.P.

Dated: January 7, 2002

By:

Helen Tiger
Helen Tiger

Correspondence Address:

MORGAN & FINNEGAN, L.L.P.
345 Park Avenue
New York, NY 10154-0053
(212) 758-4800 Telephone
(212) 751-6849 Facsimile



27123

PATENT TRADEMARK OFFICE

Docket No. 1232-4784**IN THE UNITED STATES PATENT AND TRADEMARK OFFICE**

Applicant(s): SATO, et al:

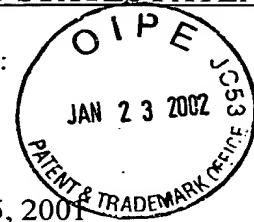
Serial No.: 09/993,017

Filed: November 5, 2001

For: IMAGE SENSING APPARATUS, INFORMATION PROCESSING APPARATUS,
AND METHOD OF CONTROLLING IMAGE SENSING APPARATUS

Group Art Unit: 2622

Examiner:

**CLAIM TO CONVENTION PRIORITY**

RECEIVED
JAN 30 2002
Technology Center 2600

Commissioner for Patents
Washington, D.C. 20231

Sir:

In the matter of the above-identified application and under the provisions of 35 U.S.C. §119 and 37 C.F.R. §1.55, applicant(s) claim(s) the benefit of the following prior application(s):

Application(s) filed in: Japan
In the name of: Canon Kabushiki Kaisha

Serial No(s): 2000-339353
Filing Date(s): November 7, 2000

Serial No(s): 2001-323519
Filing Date(s): October 22, 2001

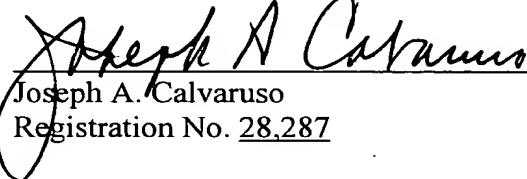
Pursuant to the Claim to Priority, applicant(s) submit(s) a duly certified copy of said foreign application.

A duly certified copy of said foreign application is in the file of application Serial No. _____, filed _____.

Respectfully submitted,
MORGAN & FINNEGAN, L.L.P.

Dated: January 7, 2002

By:


Joseph A. Calvaruso
Registration No. 28,287

Correspondence Address:

MORGAN & FINNEGAN, L.L.P.
345 Park Avenue
New York, NY 10154-0053
(212) 758-4800 Telephone
(212) 751-6849 Facsimile

CFM 2430 US

日本国特許庁
JAPAN PATENT OFFICE



別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日
Date of Application:

2000年11月 7日

RECEIVED

JAN 30 2002

Technology Center 2600

出願番号
Application Number:

特願 2000-339353

出願人
Applicant(s):

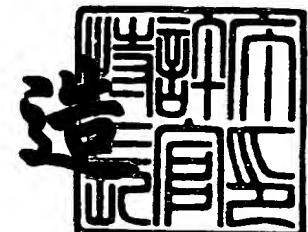
キヤノン株式会社

CERTIFIED COPY OF
PRIORITY DOCUMENT

2001年11月30日

特許庁長官
Commissioner,
Japan Patent Office

及川耕



【書類名】 特許願
【整理番号】 4208010
【提出日】 平成12年11月 7日
【あて先】 特許庁長官殿
【国際特許分類】 G06F 3/00
【発明の名称】 撮像装置、情報処理装置、及び撮像装置の制御方法
【請求項の数】 33
【発明者】
【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内
【氏名】 佐藤 雄一
【特許出願人】
【識別番号】 000001007
【氏名又は名称】 キヤノン株式会社
【代理人】
【識別番号】 100076428
【弁理士】
【氏名又は名称】 大塚 康徳
【電話番号】 03-5276-3241
【選任した代理人】
【識別番号】 100101306
【弁理士】
【氏名又は名称】 丸山 幸雄
【電話番号】 03-5276-3241
【選任した代理人】
【識別番号】 100115071
【弁理士】
【氏名又は名称】 大塚 康弘
【電話番号】 03-5276-3241

【手数料の表示】

【予納台帳番号】 003458

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 0001010

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 撮像装置、情報処理装置、及び撮像装置の制御方法

【特許請求の範囲】

【請求項1】 外部情報処理装置に接続して使用可能な撮像装置であって、
対象物を撮影し、画像信号を出力する撮像手段と、
前記画像信号に所定の信号処理を施す信号処理手段と、
前記情報処理装置と通信を行うための通信手段と、
前記通信手段の通信速度に応じて、前記信号処理手段の制御方法を切り替える
制御手段と
を有することを特徴とする撮像装置。

【請求項2】 前記通信速度は少なくとも2段階に区分され、前記制御手段
は、前記通信手段の通信速度が早い場合には、前記信号処理手段により画像信号
を信号処理せずに送信し、遅い場合には、前記信号処理手段により画像信号を信
号処理した後に送信するように制御することを特徴とする請求項1に記載の撮像
装置。

【請求項3】 前記制御手段は、前記通信速度が速い場合に、前記信号処理
手段をバイパスした画像信号を送信することを特徴とする請求項2に記載の撮像
装置。

【請求項4】 外部情報処理装置に接続して使用可能な撮像装置であって、
対象物を撮影し、画像信号を出力する撮像手段と、
前記画像信号に所定の信号処理を施す信号処理手段と、
前記情報処理装置と通信を行うための通信手段と、
前記通信手段の通信速度に応じて、前記撮像手段の駆動速度を切り替える制御
手段と
を有することを特徴とする撮像装置。

【請求項5】 前記通信速度は少なくとも2段階に区分され、前記制御手段
は、前記通信手段の通信速度が早い場合には、前記撮像手段を高速に駆動し、遅
い場合には、前記撮像手段を低速に駆動するように制御することを特徴とする請
求項4に記載の撮像装置。

【請求項6】 外部情報処理装置に接続して使用可能な撮像装置であって、
対象物を撮影し、画像信号を出力する撮像手段と、
前記画像信号に所定の信号処理を施す信号処理手段と、
前記画像信号を一時的に格納するための記憶手段と、
前記情報処理装置と通信を行うための通信手段と、
前記通信手段の通信速度に応じて、前記記憶手段へのアクセス方法を切り替える制御手段と
を有することを特徴とする撮像装置。

【請求項7】 前記記憶手段はアクセス速度の速い第1の記憶手段と、アクセス速度の遅い第2の記憶手段とからなり、前記通信速度は少なくとも2段階に区分され、前記制御手段は前記画像信号を前記通信手段に出力するために、前記通信手段の通信速度が速い時は第1の記憶手段のみ使用し、通信速度が遅い時は第2の記憶手段を使用するように制御することを特徴とする請求項6に記載の撮像装置。

【請求項8】 前記通信手段の通信速度を検知する検知手段を更に有することを特徴とする請求項1乃至7のいずれかに記載の撮像装置。

【請求項9】 前記信号処理手段による信号処理は、シェーディング補正、ガンマ補正、変倍処理の少なくとも1つを含むことを特徴とする請求項1乃至8のいずれかに記載の撮像装置。

【請求項10】 前記制御手段は、前記通信手段の通信速度に応じて前記撮像手段の駆動速度を変更することを特徴とする請求項1または6に記載の撮像装置。

【請求項11】 前記通信手段は、少なくとも2種類の異なる通信速度で通信可能なことを特徴とする請求項1乃至10のいずれかに記載の撮像装置。

【請求項12】 対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、通信を行うための通信手段とを有する外部撮像装置に接続して制御可能な情報処理装置であって、

前記外部撮像装置と通信を行うための通信手段と、
前記通信手段の通信速度を検知する検知手段と、

前記外部撮像装置から得た画像信号に所定の信号処理を施す信号処理手段と、
前記検知手段により検知された通信速度に応じて、前記外部撮像装置の信号処理手段の制御方法を切り替えるように制御すると共に、前記情報処理装置内の信号処理手段の制御を切り替える制御手段と
を有することを特徴とする情報処理装置。

【請求項13】 前記通信速度は少なくとも2段階に区分され、前記制御手段は、前記通信手段の通信速度が早い場合には、前記外部撮像装置の信号処理手段により画像信号を信号処理せずに送信するように制御すると共に、前記情報処理装置内信号処理手段による信号処理を行うように制御し、遅い場合には、前記外部撮像装置の信号処理手段により画像信号を信号処理した後に送信するように制御すると共に前記情報処理装置内信号処理手段による信号処理を行わないよう制御することを特徴とする請求項12に記載の情報処理装置。

【請求項14】 前記制御手段は、前記通信速度が速い場合に、前記外部撮像装置の信号処理手段をバイパスした画像信号を送信するように制御することを特徴とする請求項13に記載の情報処理装置。

【請求項15】 対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、通信を行うための通信手段とを有する外部撮像装置に接続して制御可能な情報処理装置であって、

前記外部撮像装置と通信を行うための通信手段と、
前記通信手段の通信速度を検知する検知手段と、
前記検知手段により検知された通信速度に応じて、前記撮像手段の駆動速度を切り替えるように制御する制御手段と
を有することを特徴とする情報処理装置。

【請求項16】 前記通信速度は少なくとも2段階に区分され、前記制御手段は、前記通信手段の通信速度が早い場合には、前記撮像手段を高速に駆動し、遅い場合には、前記撮像手段を低速に駆動するように制御することを特徴とする請求項15に記載の情報処理装置。

【請求項17】 対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、前記画像信号を一時的に格納す

るための記憶手段と、通信を行うための通信手段とを有する外部撮像装置に接続して制御可能な情報処理装置であって、

前記外部撮像装置と通信を行うための通信手段と、

前記通信手段の通信速度を検知する検知手段と、

前記検知手段により検知された通信速度に応じて、前記記憶手段へのアクセス方法を切り替えるように制御する制御手段と

を有することを特徴とする情報処理装置。

【請求項18】 前記記憶手段はアクセス速度の速い第1の記憶手段と、アクセス速度の遅い第2の記憶手段とからなり、前記通信速度は少なくとも2段階に区分され、前記制御手段は前記画像信号を前記通信手段に出力するために、前記通信手段の通信速度が速い時は第1の記憶手段のみ使用し、通信速度が遅い時は第2の記憶手段を使用するように制御することを特徴とすることを特徴とする請求項17に記載の情報処理装置。

【請求項19】 前記信号処理手段による信号処理は、シェーディング補正、ガンマ補正、変倍処理の少なくとも1つを含むことを特徴とする請求項12乃至18のいずれかに記載の情報処理装置。

【請求項20】 前記制御手段は、前記通信手段の通信速度に応じて前記撮像手段の駆動速度を変更することを特徴とする請求項12または17に記載の情報処理装置。

【請求項21】 前記通信手段は、少なくとも2種類の異なる通信速度で通信可能なことを特徴とする請求項12乃至20のいずれかに記載の情報処理装置。

【請求項22】 対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、通信を行うための通信手段とを有する撮像装置の制御方法であって、

前記通信手段の通信速度を検知する検知工程と、

前記検知工程で検知された通信速度に応じて、前記信号処理手段の制御方法を切り替えるように制御する制御工程と
を有することを特徴とする制御方法。

【請求項23】 前記通信速度は少なくとも2段階に区分され、前記制御工程では、前記通信手段の通信速度が早い場合には、前記信号処理手段により画像信号を信号処理せずに送信するように制御し、遅い場合には、前記信号処理手段により画像信号を信号処理した後に送信するように制御することを特徴とする請求項22に記載の制御方法。

【請求項24】 前記制御工程では、前記通信速度が速い場合に、前記信号処理手段をバイパスした画像信号を送信するように制御することを特徴とする請求項23に記載の制御方法。

【請求項25】 対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、通信を行うための通信手段とを有する撮像装置の制御方法であって、

前記通信手段の通信速度を検知する検知工程と、

前記検知工程で検知された通信速度に応じて、前記撮像手段の駆動速度を切り替えるように制御する制御工程と

を有することを特徴とする制御方法。

【請求項26】 前記通信速度は少なくとも2段階に区分され、前記制御工程では、前記通信手段の通信速度が早い場合には、前記撮像手段を高速に駆動し、遅い場合には、前記撮像手段を低速に駆動するように制御することを特徴とする請求項25に記載の制御方法。

【請求項27】 対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、前記画像信号を一時的に格納するための記憶手段と、通信を行うための通信手段とを有する撮像装置の制御方法であって、

前記通信手段の通信速度を検知する検知工程と、

前記検知工程で検知された通信速度に応じて、前記記憶手段へのアクセス方法を切り替えるように制御する制御手段と

を有することを特徴とする制御方法。

【請求項28】 前記記憶手段はアクセス速度の速い第1の記憶手段と、アクセス速度の遅い第2の記憶手段とからなり、前記通信速度は少なくとも2段階

に区分され、前記制御工程では前記画像信号を前記通信手段に出力するために、前記通信手段の通信速度が速い時は第1の記憶手段のみ使用し、通信速度が遅い時は第2の記憶手段を使用するように制御することを特徴とする特徴とする請求項27に記載の制御方法。

【請求項29】 前記信号処理手段による信号処理は、シェーディング補正、ガンマ補正、変倍処理の少なくとも1つを含むことを特徴とする請求項22乃至28のいずれかに記載の制御方法。

【請求項30】 前記制御工程では、前記通信手段の通信速度に応じて前記撮像手段の駆動速度を変更することを特徴とする請求項22または27に記載の制御方法。

【請求項31】 前記通信手段は、少なくとも2種類の異なる通信速度で通信可能なことを特徴とする請求項22乃至30のいずれかに記載の制御方法。

【請求項32】 コンピュータ装置が実行可能なプログラムを格納した記憶媒体であって、前記プログラムを実行した情報処理装置に、請求項12乃至21のいずれかに記載の機能を実行させることを特徴とする記憶媒体。

【請求項33】 請求項22乃至31のいずれかに記載の撮像装置の制御方法を実現するためのプログラムコードを保持する記憶媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、パソコンに画像を入力するための撮像装置、撮像システム及びその制御方法に関し、特に、システム構成に応じて通信速度の切り替えが可能なインターフェースを使用した撮像システムであって、各通信速度に応じて、撮像装置における実質撮像速度を最適化するができる撮像装置、撮像システム及びその制御方法に関する。

【0002】

【従来の技術】

従来、特開平第5-252370号公報に開示されているように、通信回線の伝送品質に合わせて最適な伝送速度を選択するファクシミリ装置が提案されてい

る。

【0003】

一方、パソコンと接続するために、インターフェースとして、RS232C、IEEE1284（パラレル）、SCSI、USB1.1や、専用インターフェースを使用したイメージスキャナがある。

【0004】

上記のような従来の撮像装置における画像読み取り速度のボトルネックになるものはインターフェースの速度であるが、比較的低速のインターフェースを使用した撮像装置では、ハードウェアでシェーディング補正やガンマ補正や解像度変換等の画像処理を行った後に、画像データを8bitに変換して伝送することにより、高品質で効率の良い伝送を行っている。

【0005】

最近では、USB2.0やIEEE1394等の高速シリアルインターフェースが規格化されつつあり、高速伝送が行える環境が整いつつある。

【0006】

【発明が解決しようとする課題】

しかしながら、読み取り速度を向上するために高速インターフェースを有効活用するために処理回路の高速化を行うと、画処理回路やメモリ等の回路のコストが高くなると共に、消費電力の増加や、不要輻射の増加を招くといった欠点がある。

【0007】

一方、低速のインターフェースに合わせて構成された処理回路では、インターフェースの高速性があまり發揮されない。例えば、2MbyteのバッファメモリをDRAMで構成する場合、通常使用するDRAMはランダムアクセスする時のサイクルタイムが100nsec程度なので、メモリを繰り返し参照する画像処理等を行うと、メモリアクセスが読み取り速度のボトルネックとなってしまう。

【0008】

また、シェーディング補正やガンマ補正等のような、メモリを参照する画像処

理を極力減らして、メモリへのアクセス回数を減らすことも画像データを高速に出力する上では有効である。例えばアナログデジタル変換器が 14 bit の場合、14 bit の生データをそのままホストコンピュータに伝送し、シェーディング補正等の画処理全てをホストコンピュータ上のメモリと演算回路を使って処理する方法が考えられる。

【0009】

このように構成された撮像装置の場合、14 bit データを伝送するため、データ量は 2 倍近くなるが、画像データの発生速度に対して画像データの伝送速度が十分速いため、高速の小さなバッファメモリのみで構成することができる。しかしながら、このように高速の伝送モードに合わせてハードウェアを構成した場合、撮像システムの構成上、低速の通信モードを使用する必要がある時は、画質を劣化させないために 14 bit データを伝送しようとすると、画像処理後の 8 bit データを伝送するのに比べて全データ量が 2 倍近くなる上に、データ発生速度がデータ伝送速度に比べて早くなるので、すぐにバッファメモリがいっぱいになり、画像データの読み取りの中断・再開を繰り返さなければならず、極端に読み取り速度が遅くなる可能性があった。

【0010】

本発明は上記問題点を鑑みてなされたものであり、簡単かつ安価な回路構成で、通信速度に関わらず最適な読み取り速度を実現することを目的とする。

【0011】

【課題を解決するための手段】

上記目的を達成するために、本発明における外部情報処理装置に接続して使用可能な撮像装置は、対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、前記情報処理装置と通信を行うための通信手段と、前記通信手段の通信速度に応じて、前記信号処理手段の制御方法を切り替える制御手段とを有する。

【0012】

また、本発明における外部情報処理装置に接続して使用可能な別の撮像装置は、対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号

処理を施す信号処理手段と、前記情報処理装置と通信を行うための通信手段と、前記通信手段の通信速度に応じて、前記撮像手段の駆動速度を切り替える制御手段とを有する。

【0013】

更に、本発明における外部情報処理装置に接続して使用可能な別の撮像装置は、対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、前記画像信号を一時的に格納するための記憶手段と、前記情報処理装置と通信を行うための通信手段と、前記通信手段の通信速度に応じて、前記記憶手段へのアクセス方法を切り替える制御手段とを有する。

【0014】

また、本発明における、対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、通信を行うための通信手段とを有する外部撮像装置に接続して制御可能な情報処理装置は、前記外部撮像装置と通信を行うための通信手段と、前記通信手段の通信速度を検知する検知手段と、前記外部撮像装置から得た画像信号に所定の信号処理を施す信号処理手段と、前記検知手段により検知された通信速度に応じて、前記外部撮像装置の信号処理手段の制御方法を切り替えるように制御すると共に、前記情報処理装置内の信号処理手段の制御を切り替える制御手段とを有する。

【0015】

また、本発明における、対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、通信を行うための通信手段とを有する外部撮像装置に接続して制御可能な別の情報処理装置は、前記外部撮像装置と通信を行うための通信手段と、前記通信手段の通信速度を検知する検知手段と、前記検知手段により検知された通信速度に応じて、前記撮像手段の駆動速度を切り替えるように制御する制御手段とを有する。

【0016】

また、本発明における、対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、前記画像信号を一時的に格納するための記憶手段と、通信を行うための通信手段とを有する外部撮像装置に接

続して制御可能な別の情報処理装置は、前記外部撮像装置と通信を行うための通信手段と、前記通信手段の通信速度を検知する検知手段と、前記検知手段により検知された通信速度に応じて、前記記憶手段へのアクセス方法を切り替えるように制御する制御手段とを有する。

【0017】

また、本発明における対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、通信を行うための通信手段とを有する撮像装置の制御方法は、前記通信手段の通信速度を検知する検知工程と、前記検知工程で検知された通信速度に応じて、前記信号処理手段の制御方法を切り替えるように制御する制御工程とを有する。

【0018】

また、本発明における対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、通信を行うための通信手段とを有する撮像装置の別の制御方法は、前記通信手段の通信速度を検知する検知工程と、前記検知工程で検知された通信速度に応じて、前記撮像手段の駆動速度を切り替えるように制御する制御工程とを有する。

【0019】

更に、本発明における対象物を撮影し、画像信号を出力する撮像手段と、前記画像信号に所定の信号処理を施す信号処理手段と、前記画像信号を一時的に格納するための記憶手段と、通信を行うための通信手段とを有する撮像装置の別の制御方法は、前記通信手段の通信速度を検知する検知工程と、前記検知工程で検知された通信速度に応じて、前記記憶手段へのアクセス方法を切り替えるように制御する制御手段とを有する。

【0020】

【発明の実施の形態】

以下、添付図面を参照して本発明の好適な実施の形態を詳細に説明する。なお、本実施の形態においては、撮像装置の一例としてスキャナなどの画像読取装置を例にとって説明するが、例えば、ビデオカメラやデジタルスチルカメラなど、外部情報処理装置に画像データをリアルタイムで送信可能な撮像装置全般に応用

することができる。

【0021】

＜第1の実施形態＞

図1は、本発明の第1の実施形態における画像読み取りシステムの外観を示す概略図、図2は、本発明の第1の実施形態における画像読み取りシステムのソフトウェアのシステム構成を表すブロック図である。

【0022】

図1において、1は画像読み取り装置、2は原稿を保持するための原稿台ガラス、3は原稿、5は圧板、7はアプリケーションの起動を行ったり読み取り開始を指示するためのスタートキー、8はUSBインターフェースケーブル、20はホストコンピュータ、21はアプリケーションソフトの操作画面である。

【0023】

また、図2において、6は光源、9は画像読み取り装置1を制御するためのスキャナコントローラ、10は画像読み取り装置1側のUSBインターフェース、22はホストコンピュータ側のUSBインターフェース、23はホストコンピュータ20上で各リソースを制御するためのシステムドライバ、24はホストコンピュータ20上で画像読み取り装置1を制御するためのデバイスドライバ、25はホストコンピュータ上でアプリケーションソフトの起動停止等の動作環境の管理を行う管理プログラムのコントロールパネル、26はホストコンピュータ20上で画像読み取り装置1駆動用のアプリケーションソフトの制御を行う制御プログラムのツールボックス、27は画像読み取り装置1による画像読み取りに関する操作を行うためのアプリケーションプログラムのスキャンコントローラである。

【0024】

図2において、USBインターフェースケーブル8が接続されるとエナミュレーションが行われ、インターフェースの通信速度が決定される。画像読み取り装置1側のインターフェース10はそれ以後、この時決定された通信速度で動作する。また、ホストコンピュータ20側のインターフェース22もこの時決定された通信速度で動作する。

【0025】

次に図3を参照して、本発明の第1の実施形態におけるアプリケーションが起動される際の画像読取装置1での動作シーケンスを説明する。

【0026】

図3は、スタートキー7の操作をポーリングによって処理し、ホストコンピュータ20に通知する場合のシーケンスをフローチャートで示しており、スキャナコントローラ9は、定期的にスタートキー7の操作状態を調べるようになっている。スタートキー7の操作の処理は、スキャンコントローラ27からのポーリングによって行っても良い。

【0027】

処理が開始されると、ステップS1でスタートキー7が押下されたかどうかを検知する。押されていればステップS2に進み、スタートキー7が押されたことをホストコンピュータ20に通知し、ステップS3に進む。一方、押されていなければ直接ステップS3に進む。ステップS3では、タイマーを用いて一定時間(例えば10 msec)待ち、ステップS1に戻る。

【0028】

なお、ステップS1ではスタートキー7が押されたか否かの判定を、一定時間ボタンが押されていない状態の後、一定時間ボタンが押された状態になった時にボタンが押されたと判定する。逆に、一定時間ボタンが押された状態が続いた後、一定時間ボタンが押されていない状態が続いたときにボタンが押されたと判定してもよい。

【0029】

また、図3はスタートキー7の動作の通知をポーリングによって行う方法を開示したが、スタートキー7が押されたことをハードウェアインターラプトをかけて処理する方法でも良い。その場合、スタートキー7が押されると、スタートキー7は押されたことをインターラプト信号によってスキャナコントローラ9に伝え、スキャナコントローラ9はインターラプト転送により「スタートキーが押された」という情報をUSBインターフェース10を介してホストコンピュータ20に通知する。

【0030】

図4は、本発明の第1の実施形態におけるアプリケーションが起動される際のホストコンピュータ20での動作シーケンスを説明するフローチャートである。具体的には、図4は、ホストコンピュータ20上で画像読取装置1のアプリケーションソフトの制御を行うための制御プログラムのツールボックス26の処理シーケンスを示している。

図3に示す処理により、スタートキー7が押されたことを示す情報が画像読取装置1から送信されると、ホストコンピュータ20では、この情報をUSBインターフェースケーブル8を介してUSBインターフェース22で受け取る。システムドライバ23は「スタートキーが押された」という情報をUSBインターフェース22から受け取ると、デバイスドライバ24に通知する。デバイスドライバ24はコントロールパネル25に、ツールボックス26を起動するように通知をする。

【0031】

ツールボックス26がコントロールパネル25によって起動されると、画像読取装置1のスタートキー7が押されたことを認識する。そして、まずステップS11において、スキャンコントローラ27が立ち上がっているか否かを判定し、スキャンコントローラ27が立ちあがっていれば他の起動要因に対応する処理を行い（ステップS12）、スキャンコントローラ27が立ち上がっていなければステップS13に進む。

【0032】

ステップS13では、スキャンコントローラ27を立ち上げる。

【0033】

図5は、スキャンコントローラ27の操作画面の説明図で、原稿から画像を読み取る際にホストコンピュータ20の画面に表示される。

【0034】

図5において、21は、ホストコンピュータ20の画面上に表示された操作画面で、プレスキャン後、プレビュー画像を表示している状態の操作画面である。

【0035】

32は表示窓、33は原稿の読み取り範囲を指定するためのカーソル、34は

プレビュー画面、35は、プレスキヤンの開始を指示し、プレビュー画像を得るためにプレビューキー、36はガンマ特性（濃度特性カーブ）等のスキャンモードを設定するためのモード設定ボタン、37は本スキャン開始ボタン、38は解像度設定バー、39はカラーバランス設定バーであり、不図示のマウス等でボタンをクリックしたりバーをドラッグすることにより、設定を行ったり、スキャンを開始したりする。

【0036】

図6は本発明の第1の実施の形態に係わる画像読取装置の構成を示すブロック図で、2は原稿台ガラス、3は原稿、8はUSBインターフェースケーブル、10はUSBインターフェース、20はスキャナーの制御プログラムを実行するためのホストコンピュータ、65は副走査方向に駆動されるコンタクトセンサ、67はコンタクトセンサ65を副走査方向に移動して副走査するためのキャリッジ駆動機構、68はキャリッジ駆動機構67を介してコンタクトセンサ65を副走査方向に移動するためのステッピングモータ、71はタイミングジェネレータ、72はホストコンピュータ20からインターフェース10を介して設定された設定値に応じてモーターの制御、ランプの点灯消灯の制御等、一連のシーケンス制御を行うシーケンス制御回路、73はLEDの点灯制御をするためのLED制御回路、74は原稿照明用のLED、75は原稿を照明するためのライトガイド、76は原稿台ガラス2上に置かれた原稿の像を撮像素子上に導くための結像光学系（SLA）、77は画像読み取り用の撮像素子、78は撮像素子から出力されるアナログ信号をデジタル信号に変換するためのADコンバータを含むアナログ回路（一般的にアナログフロントエンド（AFE）と呼ばれる）、79はシェーディング補正、ガンマ補正、変倍処理等を行うための画像処理回路、80は画像処理及び画像データを転送する為に使用するバッファメモリである。

【0037】

ここで、コンタクトセンサ65は原稿照明用のLED74、ライトガイド75、結像光学系76、及び撮像素子77を載せたコンタクトセンサである。シーケンス制御回路72は、ホストコンピュータ20からインターフェース10を介して設定された設定値に応じてステッピングモーター68を制御し、キャリッジ駆

動機構67を介してコンタクトセンサ65を副走査方向に移動させる。前記設定値は、ステッピングモーターのパルス速度、回転方向等である。

【0038】

次に、上記構成を有する画像読み取り装置1の制御について説明する。

【0039】

図7及び図8は、本発明の第1の実施形態におけるホストコンピュータ20上で画像読み取り装置1による読み取り制御を行う場合の制御プログラムを示すフローチャートである。

【0040】

図7及び図8を参照して、ドライバの制御シーケンスを説明する。

【0041】

はじめに、インターフェースケーブル8が接続されるか、ホストコンピュータ20の電源が投入されると、ステップS21においてエニュメレーションが行われ、インターフェースに接続されている機器の認識、アドレスの振り分け、および通信速度の決定がなされる。USBインターフェースの通信速度の決定方法は規格化されており、ホストコンピュータがUSB2.0に対応している場合、本発明の画像入力装置がUSB2.0に対応しているので、通信速度はハイスピード(480Mbit/sec)モードに決定される。一方、ホストコンピュータがUSB1.1には対応しているが、USB2.0に対応していない場合は、通信速度はフルスピード(12Mbit/sec)に決定される。ここでは、画像読み取り装置1が接続されているものとする。また、IEEE1394の場合は、ホストコンピュータから画像読み取り装置の間に別の装置が接続されている場合は、接続されている装置の中で通信速度の最も遅い通信速度に決定される。例えばホストコンピュータのIEEE1394インターフェースの通信速度が400MHz対応のとき、ホストコンピュータから通信速度200MHz対応のマストレージ装置に接続され、そこから通信速度400MHzの画像読み取り装置に接続されていて通信を行う場合は画像読み取り装置の通信速度は200MHzになる。

【0042】

次に、ホストコンピュータ20上で画像読み取り装置1用のデバイスドライバ24

が起動されると、ステップS22においてデバイスドライバ24は通信速度が速いモードか遅いモードか判定する。これは、通信速度決定後、デバイスドライバ24が、システムドライバ23から該当する通信チャネルの通信モード(通信速度)に関する情報を得ることによって判定する。通信速度判定後、ホストコンピュータ20のデバイスドライバ24は、通信速度に応じて、画像処理回路79の設定値あるいはシーケンス制御回路72の制御の切り替えを行う。ここでは、通信速度が速いモードの時はステップS23に進み、通信速度が遅いモードの時は図8のステップS41に進む。

【0043】

通信速度が速いモードの時は、画像処理回路79のシェーディング補正、ガンマ補正、変倍を全てバイパスされるように設定したり、アナログフロントエンドの出力する14bitデータをインターフェース10に内蔵されているデータ伝送用のFIFO11に出力するように設定するなど、画像読み取り装置1の各処理回路に対して速い通信モードに対する初期設定を行い(ステップS23)、速い通信モードでの画像読み取り装置1とホストコンピュータ20間での通信の実効速度を測定する(ステップS24)。

【0044】

次にステップS25において、タイミングジェネレータ71に対して、通信の実効速度に基づいたクロックの設定を行い、ステップS26でコントакトセンサ65をホームポジションに戻し、その後キャリブレーションを行う。

【0045】

ステップS27では、白シェーディングデータ及び黒シェーディングデータを取り、補正データを計算で求める。

【0046】

ステップS28において操作画面21のプレビューキー35が押されたか判定し、プレビューキー35が押されていればステップS30へ進み、そうでなければステップS29へ進む。

【0047】

ステップS30ではプレビュー画像を得るために画像を粗く(すなわち、低解

像度で) 読み取り、画像の生データ、すなわちアナログフロントエンドの出力する 14 bit データをホストコンピュータ 20 にそのまま伝送する。デバイスドライバ 24 は伝送されてきたプレビュー画像データに対しシェーディング補正などの所定の画像処理演算を実行し(ステップ S 3 1)、画像処理演算後の画像データをプレビュー画面 34 に表示する(ステップ S 3 2)。その後ステップ S 28 に戻る。

【0048】

一方、ステップ S 29 では、操作画面のスキャンキー 37 が押されたか判定する。スキャンキー 37 が押されていればステップ S 33 へ進み、そうでなければステップ S 28 へ戻る。

【0049】

ステップ S 33 では、本スキャンにより画像を読み取り、画像の生データをホストコンピュータ 20 に伝送する。デバイスドライバ 24 は伝送されてきた画像データに対し、シェーディング補正などの所定の画像処理演算を実行し(ステップ S 3 4)、画像処理演算後の画像データをファイルに格納する(ステップ S 3 5)。その後ステップ S 28 に戻る。

【0050】

また、ステップ S 22 で通信速度が遅いモードであると判断された時は、図 8 のステップ S 4 1 に進み、画像処理回路 79 のシェーディング補正、ガンマ補正、変倍が全て機能するように設定したり、画像処理回路 79 の出力する 8 bit データをインターフェース 10 に内蔵されているデータ伝送用の FIFO 11 に出力するように設定するなど、画像読取装置 1 の各処理回路に対して遅い通信モードに対する初期設定を行う。そして、遅い通信モードでの画像読取装置 1 とホストコンピュータ 20 間での通信の実行速度を測定する(ステップ S 4 2)。

【0051】

次にステップ S 4 3において、タイミングジェネレータ 71 に対して、通信の実効速度に基づいたクロックの設定を行い、ステップ S 4 4 でコントラクトセンサ 65 をホームポジションに戻し、その後キャリブレーションを行う。

【0052】

ステップS45では、白シェーディングデータ及び黒シェーディングデータを取り、補正データを計算で求める。

【0053】

ステップS46において操作画面21のプレビューキー35が押されたか判定し、プレビューキー35が押されていればステップS48へ進み、そうでなければステップS47へ進む。

【0054】

ステップS48では、プレビュー画像の解像度に対応するキャリブレーションデータの取得、シェーディング補正データ、ガンマ補正データ、変倍率の設定を行い、次のステップS49で画像を読み取り、画像処理回路79で読み取った画像データに対して補正等の所定の画像処理を施し、処理された画像データをホストコンピュータ20に伝送する。ステップS50でホストコンピュータ20では、受信した画像データをプレビュー画面に表示し、その後ステップS46に戻る。

【0055】

一方、ステップS47では、操作画面のスキャンキー37が押されたか判定し、スキャンキー37が押されていればステップS51へ進み、そうでなければステップS46へ戻る。

【0056】

ステップS51では、本スキャンの解像度に対応するキャリブレーションデータの取得、シェーディング補正データ、ガンマ補正データ、変倍率の設定などをを行い、次のステップS52で画像を読み取り、画像処理回路79で読み取った画像データに対して補正等の所定の画像処理を施し、処理された画像データをホストコンピュータ20に伝送する。ステップS53でホストコンピュータ20では、受信した画像データをファイルに格納し、その後ステップS46に戻る。

【0057】

上記の通り本発明の第1の実施形態によれば、画像読取装置1とホストコンピュータ20間の通信速度に応じて、画像処理回路79での画像処理方法や、シーケンス制御回路72の走査制御方法等、処理回路の制御方法を切り替えるように

したので、簡単かつ安価な回路構成で、低速の通信モードの時も高速の通信モードの時も最適な読み取り速度を実現することができる。

【0058】

<第2の実施形態>

図9は、本発明の第2の実施形態における画像読取装置の構成を示すブロック図である。なお、図9において、図6と同様の構成には同じ参照番号を付し、その説明を省略する。

【0059】

なお、アナログフロントエンド78の出力は16bitのバス幅を持つものとする。また、82はバス信号を切り替えるためのバスセレクタで、16bitのバス幅を持つ。

【0060】

83は、16bitのバス幅を持つ高速アクセスが可能なFIFOメモリで、インターフェース10に含まれ、画像データの伝送用のタイミング調整に使用される。

【0061】

SELはバスセレクタ82のバス選択信号で、インターフェース10が通信モードに対応した信号を出力する。デフォルト状態では、低速通信モードになっている。

【0062】

WENはインターフェース10に対して出力される有効画像データを示す書き込み制御信号で、画像処理回路79からインターフェース10に対して出力される。

【0063】

通信速度が速いときは、アナログフロントエンド78から出力された画像データは、画像処理回路79をバイパスし、バスセレクタ82を介して、インターフェース10の内部に設けられた高速FIFOメモリ83に入力される。有効画像データを示す書き込み制御信号WENが画像処理回路79からインターフェース10に対して出力される。

【0064】

遅い通信モードのときは、アナログフロントエンド78から出力された画像データは、画像処理回路79でシェーディング補正、ガンマ補正処理、変倍処理され、バスセレクタ82を介してインターフェース10の内部に設けられた高速FIFOメモリ83に入力される。

【0065】

本第2の実施形態の構成により、第1の実施形態と同様の効果を得ることができる。

【0066】

<第3の実施形態>

図6において、バッファメモリ80をEDOタイプのDRAMで構成し、通信速度が速い時はページモードを使って画像データの伝送用バッファ専用に使い、低速の通信モードの時は、シェーディング補正、ガンマ補正を行うためのテーブル参照用にも使う様にしても良い。ここで、ページモードでのメモリアクセスは、例えば各色4画素分の画像データ8Byteを単位として、8Byte毎に連続アドレスに書き込んだり読み出しすることで高速アクセスを可能とする。このようなDRAMのアクセスモードの切り替えは画像処理回路79に各々のアクセスモードを実行する回路を作つておき、レジスタ設定値により切り替えられるようにすることで容易に達成することができる。

【0067】

また、別の例としては、速い通信速度のときは画像処理回路80の内部に設けた高速アクセス可能な小容量のメモリを使い、遅い通信速度のときは画像処理回路80の外部に設けた低速大容量のメモリ（バッファメモリ80）を使うようにしてもよい。

【0068】

上記の通り第3の実施形態によれば、通信モード決定手段によって決定された通信モードに基づいて、記憶制御手段のメモリアクセス方法を切り替える様にしたので、簡単かつ安価な回路構成で低速の通信モードの時も高速の通信モードの時も最適な読み取り速度を実現することができる。

【0069】

【他の実施形態】

なお、本発明は、複数の機器（例えばホストコンピュータ、インターフェイス機器、スキャナ、ビデオカメラなど）から構成されるシステムに適用しても、一つの機器からなる装置（例えば、複写機、ファクシミリ装置など）に適用してもよい。

【0070】

また、本発明の目的は、前述した実施形態の機能を実現するソフトウェアのプログラムコードを記録した記憶媒体（または記録媒体）を、システムあるいは装置に供給し、そのシステムあるいは装置のコンピュータ（またはCPUやMPU）が記憶媒体に格納されたプログラムコードを読み出し実行することによっても、達成されることは言うまでもない。この場合、記憶媒体から読み出されたプログラムコード自体が前述した実施形態の機能を実現することになり、そのプログラムコードを記憶した記憶媒体は本発明を構成することになる。また、コンピュータが読み出したプログラムコードを実行することにより、前述した実施形態の機能が実現されるだけでなく、そのプログラムコードの指示に基づき、コンピュータ上で稼働しているオペレーティングシステム（OS）などが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

【0071】

さらに、記憶媒体から読み出されたプログラムコードが、コンピュータに挿入された機能拡張カードやコンピュータに接続された機能拡張ユニットに備わるメモリに書込まれた後、そのプログラムコードの指示に基づき、その機能拡張カードや機能拡張ユニットに備わるCPUなどが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

【0072】

本発明を上記記憶媒体に適用する場合、その記憶媒体には、先に説明した図7および図8に示すフローチャートに対応するプログラムコードが格納されること

になる。

【0073】

【発明の効果】

以上説明したように、撮像装置と情報処理装置間の通信速度に基づいて、メモリアクセス方法や、画像処理方法や、走査制御方法等、処理回路の制御方法を切り替える様にしたので、簡単かつ安価な回路構成で低速の通信モードの時も高速の通信モードの時も最適な読み取り速度を実現することができる。

【図面の簡単な説明】

【図1】

本発明の第1の実施形態における画像読み取りシステムの外観を示す概略図である

【図2】

本発明の第1の実施形態におけるソフトウェアのシステム構成を表すブロック図である。

【図3】

本発明の第1の実施形態に係わるアプリケーションが起動される際の画像読み取り装置における動作シーケンスを示すフローチャートである。

【図4】

本発明の第1の実施形態に係わるアプリケーションが起動される際のホストコンピュータにおける動作シーケンスを示すフローチャートである。

【図5】

本発明の第1の実施形態における操作画面の一例を示す図である。

【図6】

本発明の第1の実施形態における画像読み取り装置の構成を示すブロック図である

【図7】

本発明の第1の実施形態におけるホストコンピュータによる読み取り制御を示すフローチャートである。

【図8】

本発明の第1の実施形態におけるホストコンピュータによる読み取り制御を示すフローチャートである。

【図9】

本発明の第2の実施形態における画像読取装置の構成を示すブロック図である

【符号の説明】

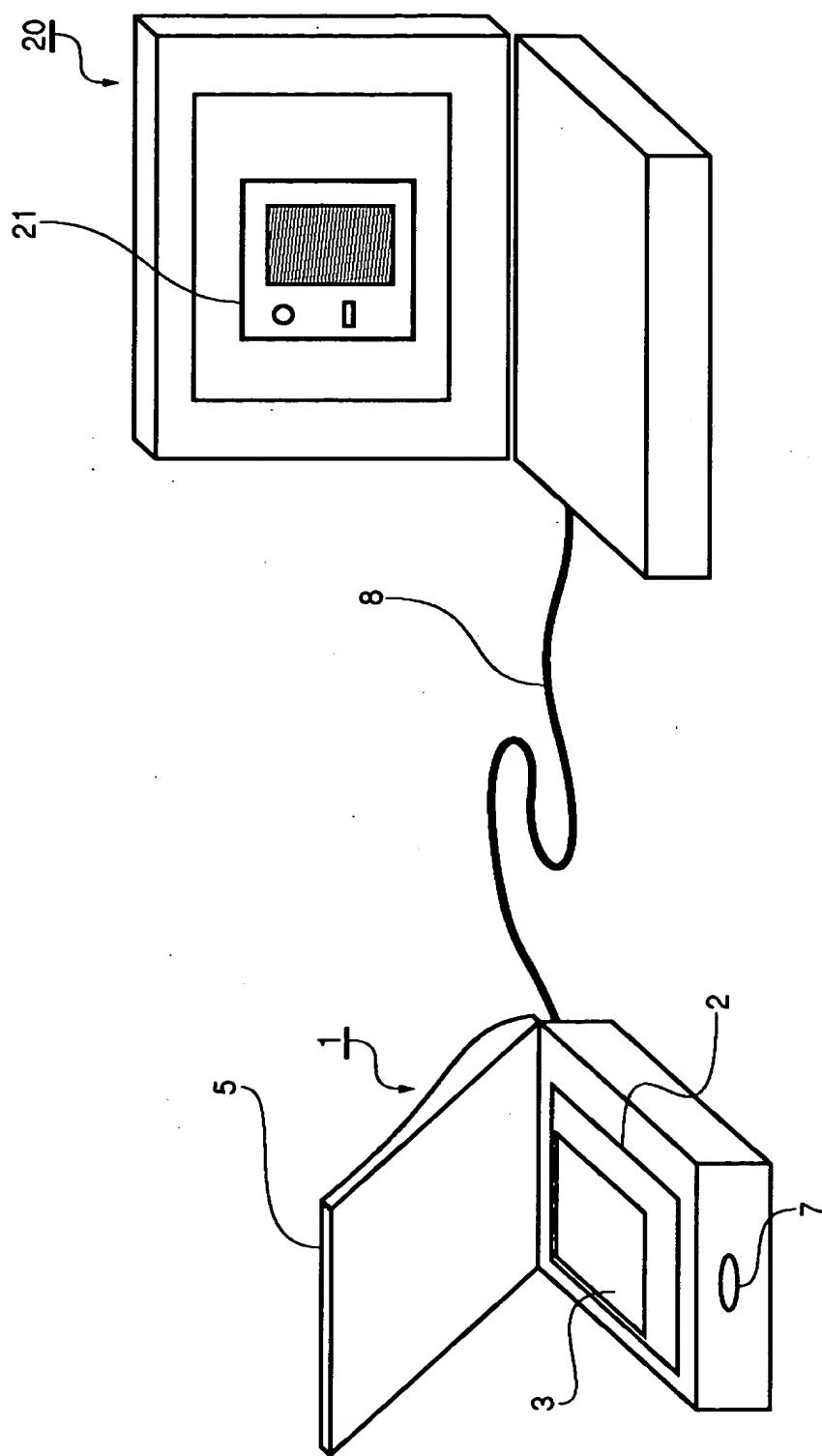
- 1 画像読取装置
- 2 原稿台ガラス
- 3 原稿
- 5 圧板
- 6 光源
- 7 操作ボタン
- 8 USBインターフェースケーブル
- 9 スキャナコントローラ
- 10 USBインターフェース
- 20 ホストコンピュータ
- 21 操作画面
- 22 USBインターフェース
- 23 システムドライバ
- 24 デバイスドライバ
- 25 コントロールパネル
- 26 ツールボックス
- 27 スキャンコントローラ
- 65 コンタクトセンサ
- 71 タイミングジェネレータ
- 72 シーケンス制御回路
- 77 撮像素子
- 79 画像処理回路
- 80 バッファメモリ

特2000-339353

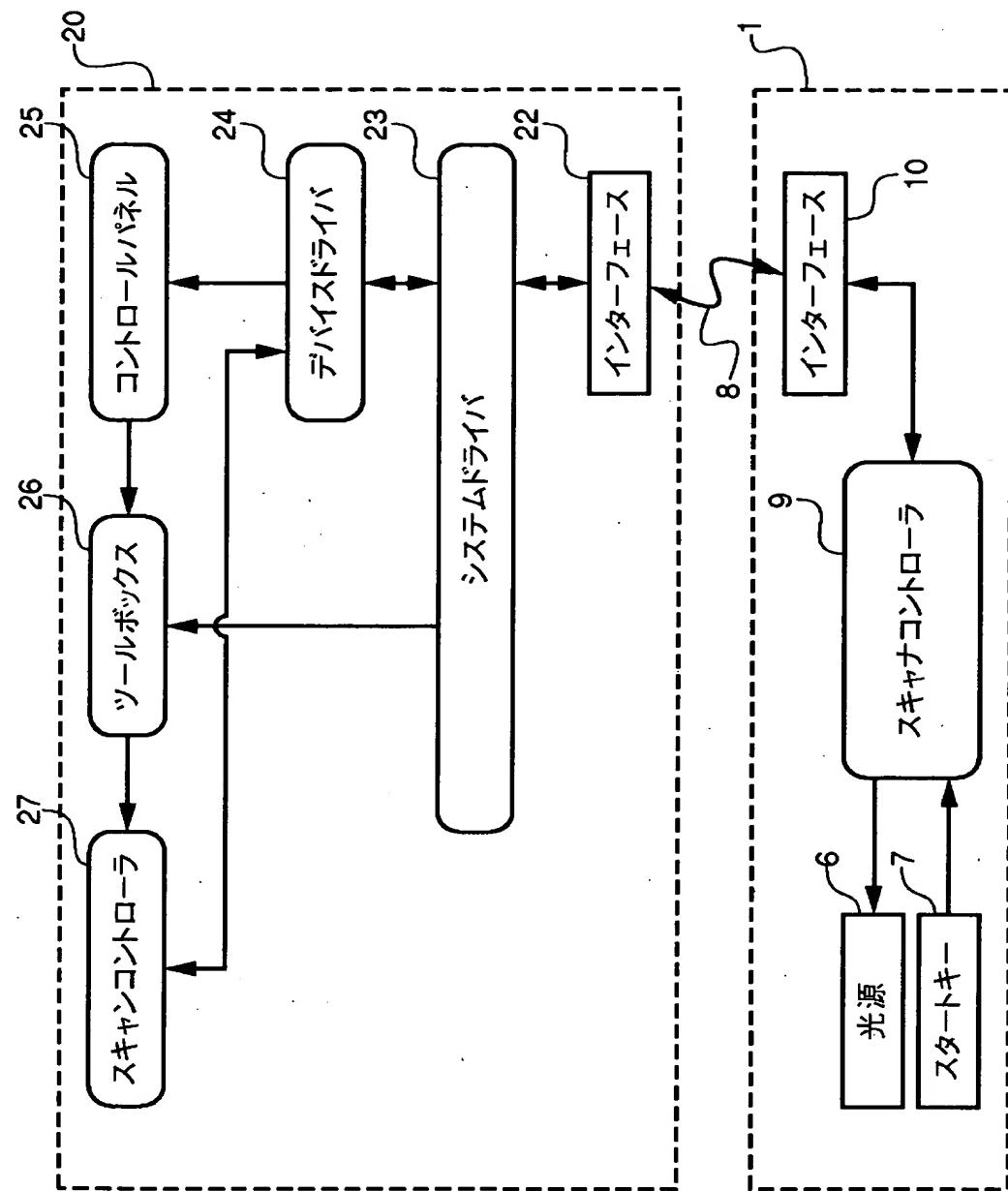
82 バスセレクタ

【書類名】 図面

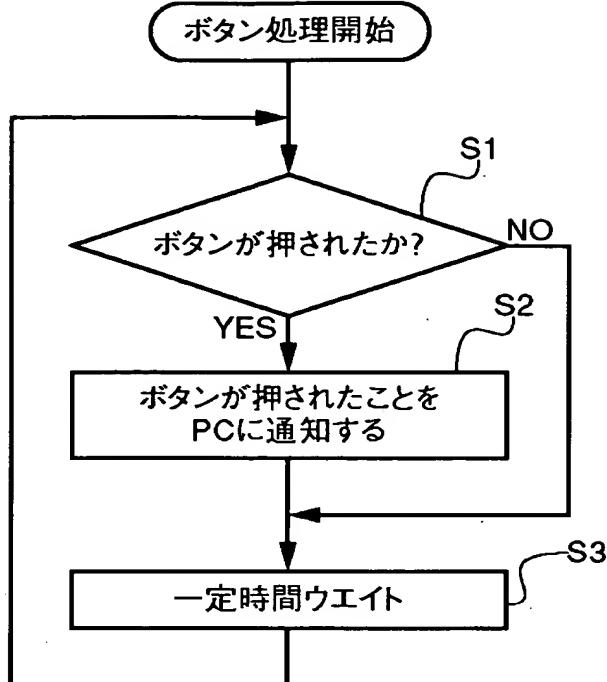
【図1】



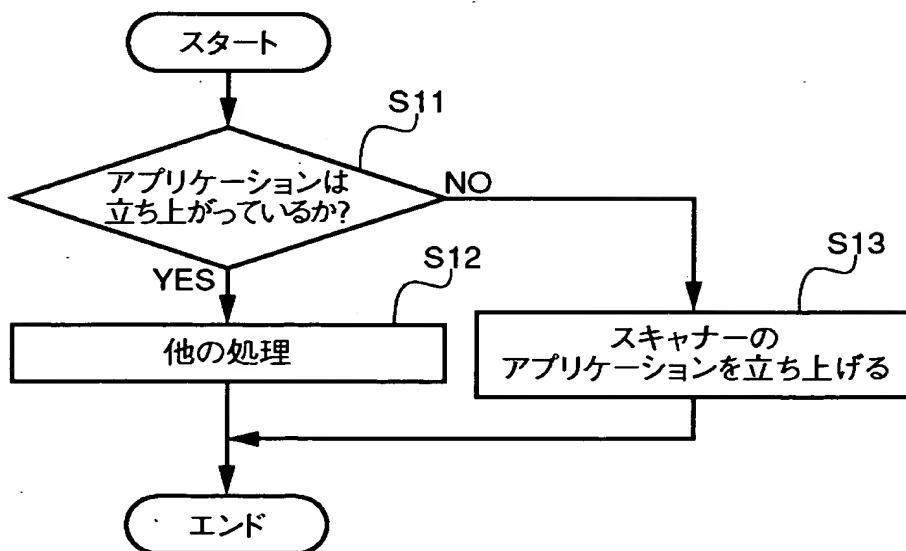
【図2】



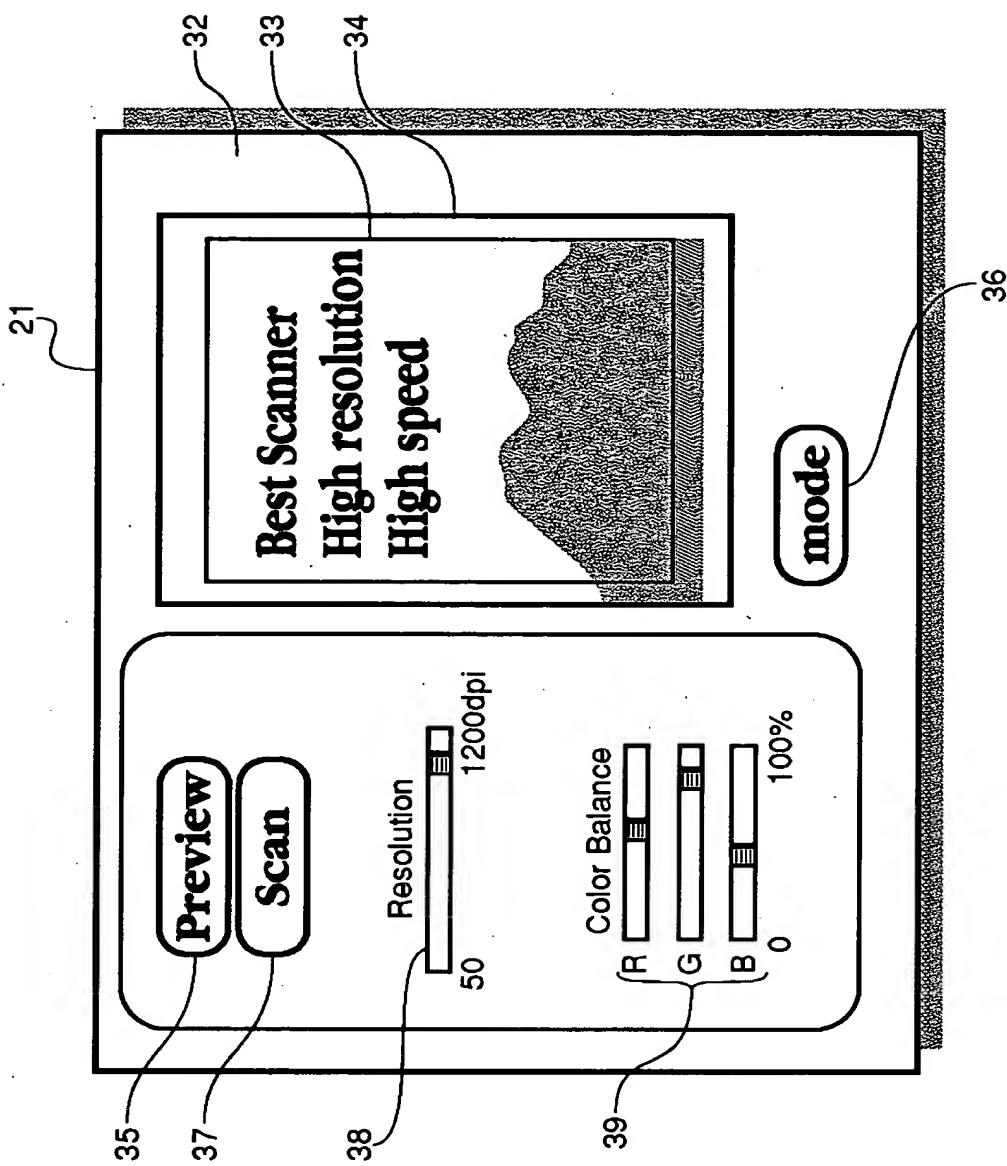
【図3】



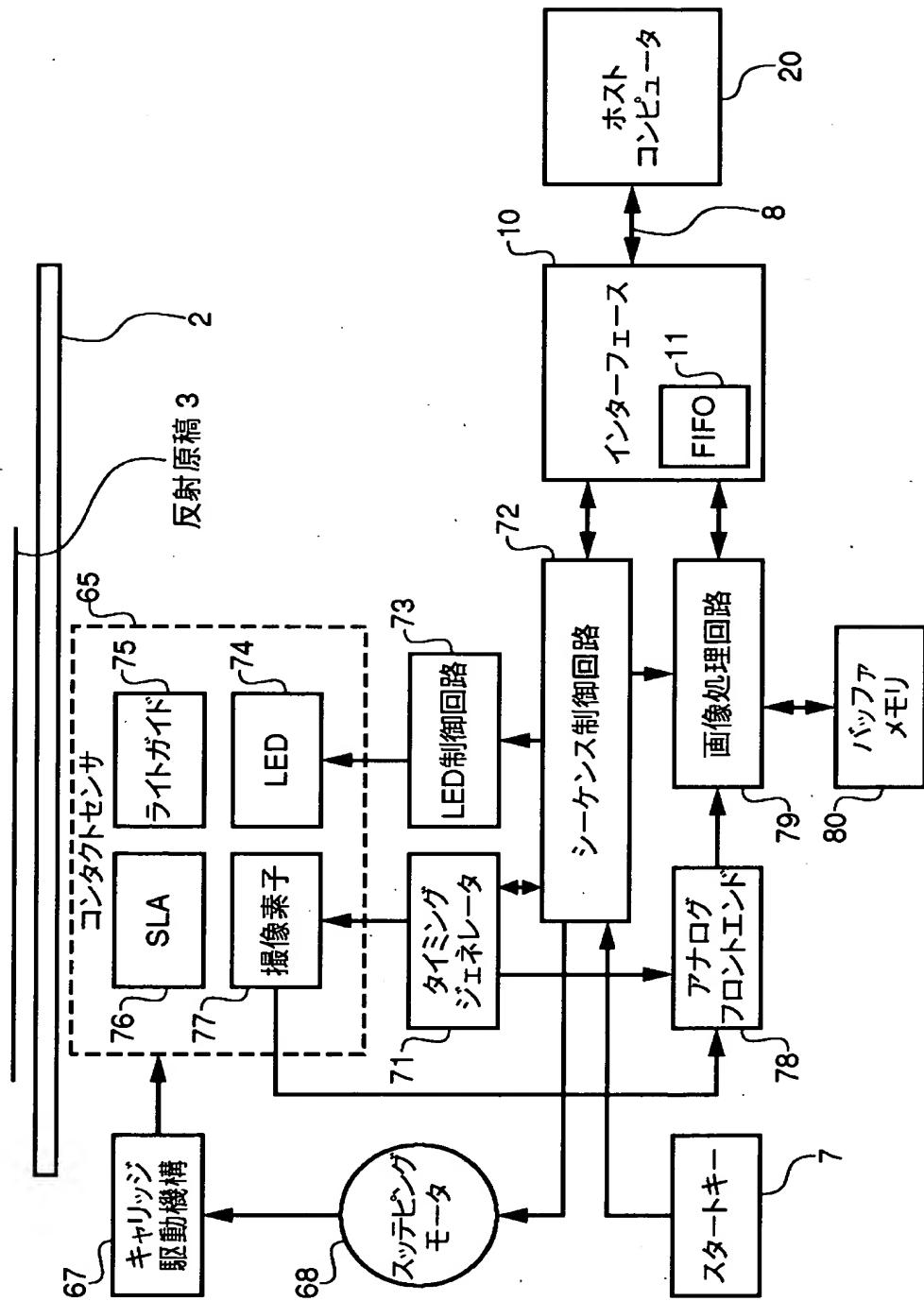
【図4】



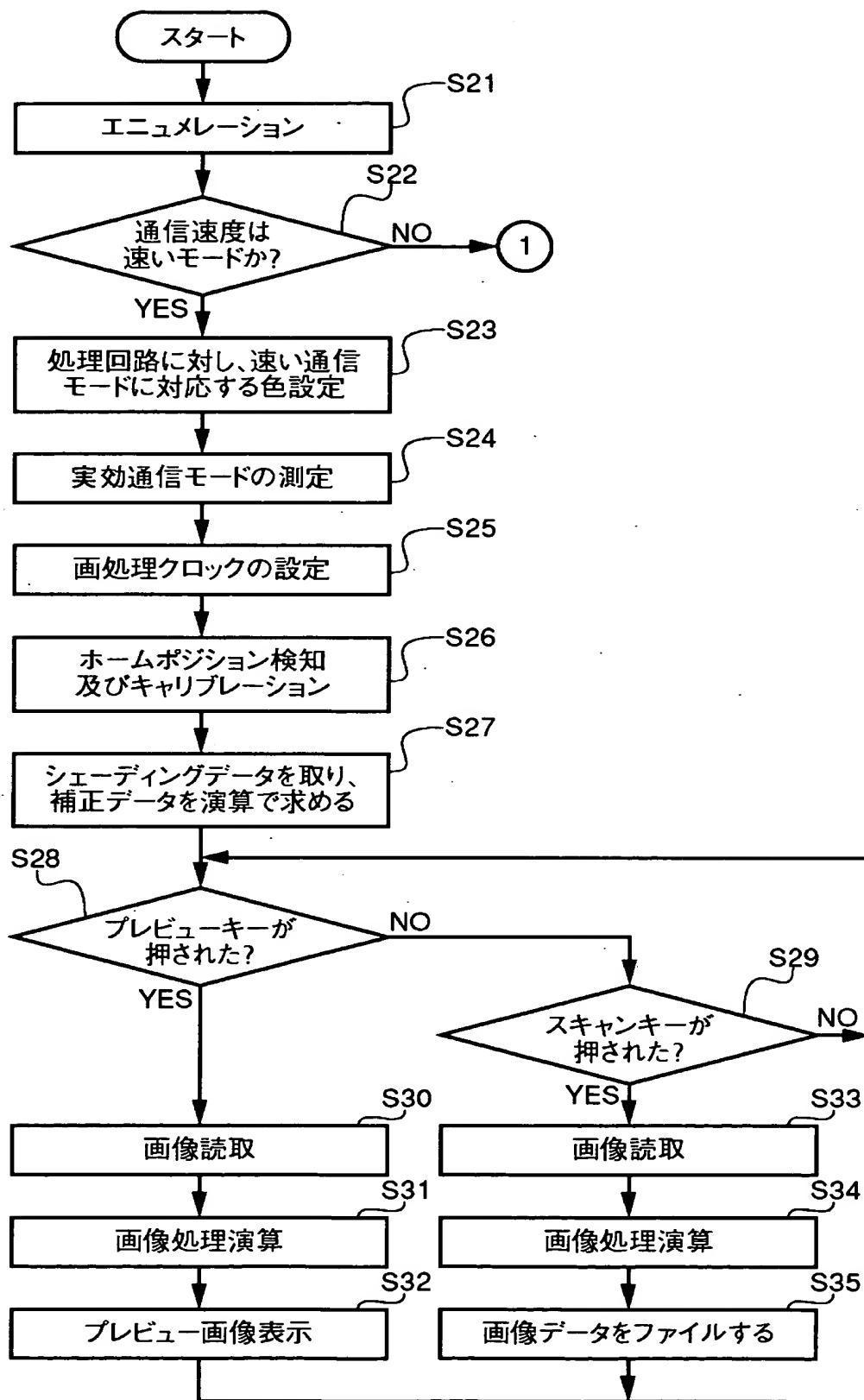
〔図5〕



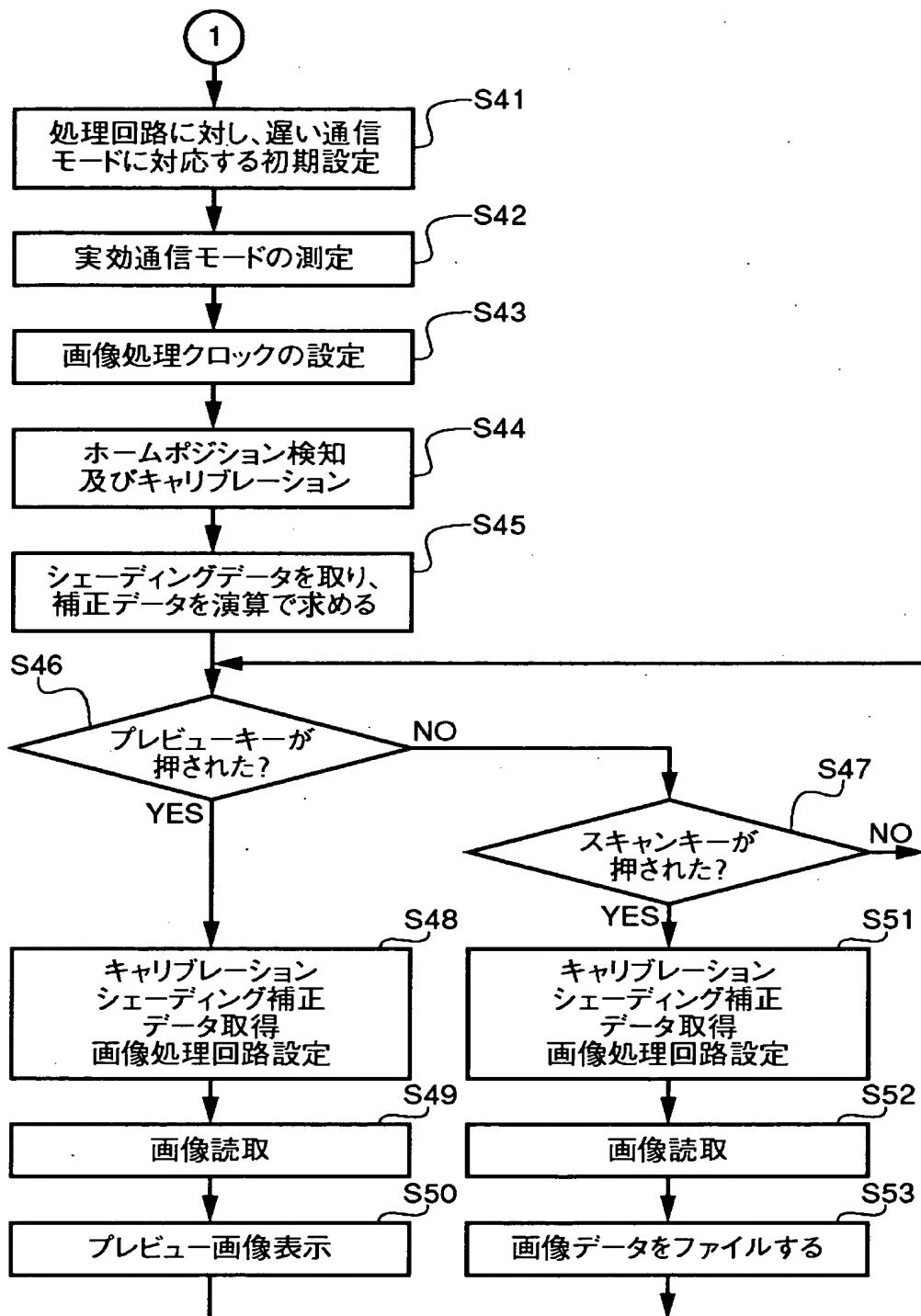
【図6】



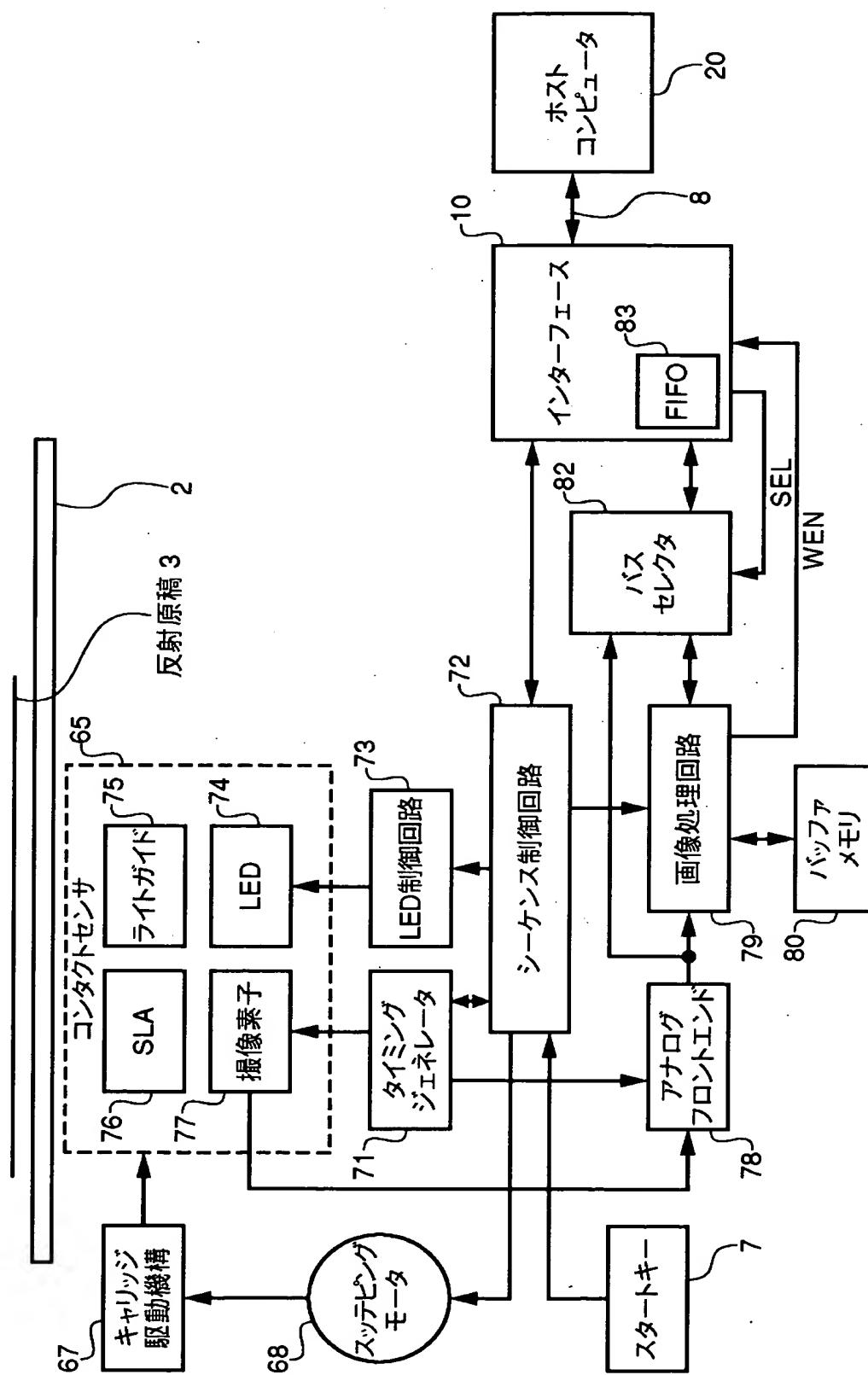
【図7】



【図8】



【図9】



【書類名】 要約書

【要約】

【課題】 簡単かつ安価な回路構成で、通信速度に関わらず最適な読み取り速度を実現すること。

【解決手段】 外部ホストコンピュータ（20）に接続して使用可能な撮像装置（1）であって、対象物を撮影し、画像信号を出力するコンタクトセンサ（65）と、前記画像信号に所定の信号処理を施す画像処理回路（79）と、前記ホストコンピュータと通信を行うためのインターフェース（10）と、前記インターフェースの通信速度に応じて、前記画像処理回路の制御方法を切り替えるシーケンス制御回路（72）とを有する。

【選択図】 図6

出願人履歴情報

識別番号 [000001007]

1. 変更年月日 1990年 8月30日

[変更理由] 新規登録

住 所 東京都大田区下丸子3丁目30番2号

氏 名 キヤノン株式会社